▶코드의 길이를 줄일 방법에 대한 고찰

- 기존 코드가 비효율적인 부분이 포함되어 있다는 판단, 추가적으로 연구하였다.

- 연구한 결과, 2개의 배열을 통해 문제를 해결 할 수 있었다.

- 시프트 레지스터의 특성을 이용하여, 굳이 코드상에서 비트연산을 통할 필요 없이, 2개의 배열을 병렬로 구성하여, 각각의 시프트 레지스터를 통과시키면 원활히 작동이 이루어 짐을 확인할 수 있었다.

const int SER=8;

const int LATCH=9;

const int CLK=10;

int seq1[18] = {0,0,0,0,0,0,0,1,3,7,14,28,56,112,224,192,128,0};

int seq2[18] = {1,3,7,14,28,56,112,224,192,128,0,0,0,0,0,0,0,0};

void setup() {

pinMode(SER, OUTPUT);

pinMode(LATCH, OUTPUT);

pinMode(CLK, OUTPUT);

}

void loop() {

for( int i = 0 ; i < 18 ; i++) {

digitalWrite(LATCH, LOW);

shiftOut(SER, CLK, MSBFIRST, seq1[i]);

shiftOut(SER, CLK, MSBFIRST, seq2[i]);

digitalWrite(LATCH, HIGH);

delay(100);

}

}